

DAFTAR GAMBAR

Gambar 2.1 Proses Kriptografi (Enkripsi-Dekripsi)	5
Gambar 2.2 Proses Enkripsi-Dekripsi Kunci Simetri	8
Gambar 2.3 <i>Block Cipher</i>	8
Gambar 2.4 <i>Stream Cipher</i>	9
Gambar 2.5 Proses Enkripsi-Dekripsi Kunci Asimetri.....	9
Gambar 2.6 Trivium.....	10
Gambar 2.7 Altera Cyclone IV	13
Gambar 2.8 Arduino Uno.....	14
Gambar 3.1 Perancangan Sistem.....	17
Gambar 3.2 Alur Data Trivium.....	18
Gambar 3.3 Proses Enkripsi-Dekripsi.....	19
Gambar 3.4 FSM (<i>Finite State Machine</i>) Kontroler	20
Gambar 3.5 Diagram Umum Sistem.....	20
Gambar 3.6 Blok Diagram Sistem	21
Gambar 3.7 Flowchart sistem	22
Gambar 3.8 <i>Datapath</i> Sistem.....	23
Gambar 3.9 Rancangan Komunikasi Antara Komputer-Arduino-FPGA dan Sebaliknya	24
Gambar 3.10 Komunikasi Yang Terjadi Antara Arduino dan FPGA.....	24
Gambar 3.11 Gambaran Proses Pengiriman Data	25