

**PROTOTYPE SISTEM ENKRIPSI DAN DEKRIPSI BERBASIS
FPGA MENGGUNAKAN ALGORITMA STREAM CIPHER
TRIVIUM**

*PROTOTYPE OF FPGA BASED ENCRYPTION AND DECRYPTION SYSTEM USING TRIVIUM
STREAM CIPHER ALGORITHM*

TUGAS AKHIR

Diajukan sebagai syarat untuk memperoleh gelar
Sarjana Teknik pada Program Studi S1 Sistem Komputer
Universitas Telkom

Oleh:

Febryan Cahyo Fitri

1104130059



FAKULTAS TEKNIK ELEKTRO

UNIVERSITAS TELKOM

BANDUNG

2018