

DAFTAR GAMBAR

Gambar 2. 1 Proses Enkripsi dan Dekripsi	5
Gambar 2. 2 Proses Enkripsi dan Dekripsi Kunci Simetri.....	6
Gambar 2. 3 Proses Enkripsi dan Dekripsi Kunci Asimetri	7
Gambar 2. 4 Alur Konsep <i>Stream Cipher</i> [3]	8
Gambar 2. 5 Struktur Stream Cipher Grain-128 [4]	9
Gambar 2. 6 FPGA Altera Cyclone IV	11
Gambar 2. 7 Arduino UNO.....	12
Gambar 3. 1 Diagram Blok	14
Gambar 3. 2 Diagram Skematik Alur Data.....	15
Gambar 3. 3 Flowchart Sistem.....	16
Gambar 3. 4 Struktur Stream Cipher Grain-128	18
Gambar 3. 5 Diagram Alur Proses Enkripsi dan Dekripsi	19
Gambar 3. 6 Diagram Datapath Sistem	21
Gambar 3. 7 FSM (<i>Finite State Machine</i>) Controller	22
Gambar 3. 8 Diagram User Mengirim Kata 'ABC'	23
Gambar 3. 9 Bit yang Masuk dari Arduino ke FPGA.....	24