

**PROTOTYPE SISTEM ENKRIPSI DAN DEKRIPSI BERBASIS
FPGA MENGGUNAKAN ALGORITMA STREAM CIPHER
GRAIN-128**

*PROTOTYPE OF FPGA BASED ENCRYPTION AND DECRYPTION
SYSTEM USING GRAIN-128 STREAM CIPHER ALGORITHM*

TUGAS AKHIR

Diajukan sebagai syarat untuk memperoleh gelar
Sarjana Teknik pada Program Studi S1 Sistem Komputer
Unviversitas Telkom

Disusun oleh:

AFILDO KURNIA ILAHI

1104130045



**FAKULTAS TEKNIK ELEKTRO
UNIVERSITAS TELKOM
BANDUNG**

2018