

Lembar Pengesahan

Pemodelan Persimpangan Jalan dengan Jalur Lawan Arus untuk
Bus Rapid Transit Menggunakan Logika Temporal Linier

*Reasoning About Road Intersection with Contraflow Lanes for
Bus Rapid Transit Using Linear Temporal Logic*

Sarah Andianti Atmawardhana
NIM: 1103130077

Tugas Akhir ini diterima dan disahkan untuk memenuhi sebagian dari syarat
untuk memperoleh gelar sarjana
Program Studi Sarjana Teknik Informatika
Fakultas Informatika Universitas Telkom

Bandung, 14 Agustus 2017
Menyetujui

Pembimbing 1



Yanti Rusmawati, Ph.D
NIP: 15711785-2

Pembimbing 2



Muhammad Arzaki, M.Kom
NIP: 15871701-1

Mengesahkan,
Kepala Program Studi Teknik Informatika



Dr. M. Arif Bijaksana
NIP: 03650312-4