

DAFTAR GAMBAR

Gambar 2.1 Grafik Fungsi karakteristik pada big-O.....	6
Gambar 2.2 Arsitektur SDN[6]	12
Gambar 2.3 Arsitektur Mininet.....	12
Gambar 2.4 (a) Topologi <i>mesh fully connected</i> & (b) topologi <i>mesh partially connected</i>	14
Gambar 2.5 Gabungan topologi <i>tree</i> dan topologi <i>bus</i>	15
Gambar 2.6 Gabungan topologi <i>tree</i> dan topologi <i>tree</i>	16
Gambar 3.1 Flowchart perancangan simulasi	18
Gambar 3.2 Flowchart model simulasi	19
Gambar 3.3 Desain SDN.....	20
Gambar 3.4 Desain topologi <i>mesh</i> menggunakan 5 switch	21
Gambar 3.5 Desain topologi <i>mesh</i> menggunakan 8 switch	22
Gambar 3.6 Desain topologi <i>mesh</i> menggunakan 11 switch	22
Gambar 3.7 Desain topologi <i>tree</i> menggunakan 5 switch	23
Gambar 3.8 Desain topologi <i>tree</i> menggunakan 8 switch	23
Gambar 3.9 Desain topologi <i>tree</i> menggunakan 11 switch	24
Gambar 3.10 Flow penyelesaian algoritma A-star.....	25
Gambar 3.11 Flow penyelesaian dari algoritma Floyd-Warshall	26
Gambar 3.12 Flow Penyelesaian dari algoritma Viterbi.....	28
Gambar 4.1 Hasil uji waktu konvergensi pada topologi <i>mesh</i>	32
Gambar 4.2 Hasil uji waktu konvergensi pada topologi <i>tree</i>	32
Gambar 4.3 Hasil uji <i>resource utilization</i> pada topologi <i>mesh</i>	34
Gambar 4.4 Hasil uji <i>resource Utilization</i> pada topologi <i>tree</i>	35