

DAFTAR ISI

LEMBAR PENGESAHAN	ii
LEMBAR PERNYATAAN ORISINALITAS	iii
ABSTRAK	iv
ABSTRACT	v
KATA PENGANTAR	vi
DAFTAR ISI.....	ix
DAFTAR GAMBAR	xi
DAFTAR TABEL.....	xii
BAB I PENDAHULUAN	1
1.1. Latar Belakang	1
1.2. Rumusan Masalah	2
1.3. Tujuan.....	3
1.4. Batasan Masalah.....	3
1.5. Metodologi Penelitian	3
1.6. Sistematika Penulisan.....	4
BAB II DASAR TEORI	6
2.1. VLSI.....	6
2.2. Digital Signal Processor	7
2.3. Control Unit.....	7
2.4. Electric.....	8
2.5. Verilog HDL.....	9
2.6. Yosys	9
BAB III PERANCANGAN DAN REALISASI	10
3.1. Gambaran Umum Sistem	10

3.2	Perancangan Sistem.....	16
3.3	Realisasi Sistem.....	22
BAB IV PENGUJIAN DAN ANALISIS		24
4.1.	Tujuan Pengujian.....	24
4.2.	Skenario Pengujian.....	24
4.3.	Hasil Pengujian.....	24
4.4	Analisis	25
BAB V KESIMPULAN DAN SARAN.....		29
5.1.	Kesimpulan.....	29
5.2.	Saran	29
DAFTAR PUSTAKA		xiii