

**PERANCANGAN LAYOUT VLSI UNTUK ARSITEKTUR
UNIT KONTROL PADA PROSESSOR MULTIMEDIA**

*Layout VLSI Design for Control Unit Architecture on Multimedia
Processor*

TUGAS AKHIR

Disusun sebagai syarat untuk memperoleh gelar Sarjana Teknik
Pada Program Studi S1 Sistem Komputer
Universitas Telkom

Disusun oleh:

RIZKY WIRATAMA

1104134135



FAKULTAS TEKNIK ELEKTRO

UNIVERSITAS TELKOM

BANDUNG

2017