

DAFTAR GAMBAR

Gambar 2.1 Tangga Nada Piano	9
Gambar 2.2 Rangkaian <i>F to V</i> dengan LM 2907	11
Gambar 2.3 Respon Frekuensi BPF	13
Gambar 2.4 Konfigurasi Pin ATmega 8535.....	14
Gambar 3.1 Blok Diagram Sistem	16
Gambar 3.2 <i>Flowchart</i> Pendeteksi Nada Piano	18
Gambar 3.3 Perangkat Keras Secara Keseluruhan.....	19
Gambar 3.4 Rangkaian <i>Pre-Amplifier</i> , BPF, <i>F to V Converter</i>	19
Gambar 3.5 Skematik Rangkaian <i>Pre-Amplifier</i>	20
Gambar 3.6 Skematik Rangkaian BPF	21
Gambar 3.7 Skematik Rangkaian <i>F to V converter</i>	22
Gambar 3.8 Sistem Minimum ATmega 8535	24
Gambar 3.9 Rangkaian Pembangkit Sinyal Clock.....	24
Gambar 3.10 Rangkaian <i>Reset</i>	25
Gambar 3.11 Rangkaian Catu Daya ± 12 Volt	25
Gambar 3.12 Rangkaian Catu Daya ± 5 Volt	26
Gambar 4.1 Skematik Rangkaian <i>Pre-Amplifier</i>	30
Gambar 4.2 Skematik Rangkaian BPF	32
Gambar 4.3 Grafik Respon Frekuensi <i>Band Pass Filter</i> 255 Hz-510 Hz.....	35
Gambar 4.4 Rangkaian <i>F to V Converter</i>	36
Gambar 4.5 Grafik Korelasi Antara f_{in} Terhadap V_o pada Perhitungan.....	37
Gambar 4.6 Grafik Korelasi Antara f_{in} Terhadap V_o pada Pengukuran Menggunakan <i>Function Generator</i>	39
Gambar 4.7 Grafik Korelasi Antara f_{in} Terhadap V_o pada Pengukuran Menggunakan <i>Keyboard</i>	40