

DAFTAR PUSTAKA

- [1] Asahi Kasei Microsystems Co., Ltd. 2000. *Datasheet : AK4551 Low Power & Small Package 20bit CODEC*.
- [2] Adhi, Agita Prasetyo. 2012. *Desain dan Implementasi MFCC Pada Robot Beroda Menggunakan Suara Berbasis Mikrokontroler dan TMS320C6455*. Tugas Akhir pada Institut Teknologi Telkom : Tidak Diterbitkan.
- [3] Bout, D. Vanden. 2004. *Application Note : Stereo Codec Interface*. Xess Corporation.
- [4] Brown, Stephen and Zvonko Vranesic. 2005. *Fundamental of Digital Logic with VHDL*. (2nd Ed). San Francisco : Mc Graw Hill.
- [5] Cipriano, Jose Gomez. 2002. *Implementation of Voice Processing Algorithms in FPGA Hardware*. Federal University of Rio Grande do Sul.
- [6] Chang, Kou Chuan. 1999. *Digital Systems Design with VHDL and Synthesis: An Integrated Approach*. California: Matt Loeb.
- [7] Firmansyah. 2012. *Perancangan dan Implementasi Blok Transformasi Fourier Untuk Menampilkan Sebaran Data Sinyal Audio Berbasis FPGA*. Tugas Akhir pada Institut Teknologi Telkom : Tidak Diterbitkan.
- [8] Kurniadhani, Bayuaji. 2013. *Implementasi Speech Recognition untuk Mengendalikan Gerak Robot Mobil Menggunakan Metode MFCC Berbasis FPGA*. Tugas Akhir pada Institut Teknologi Telkom : Tidak Diterbitkan.
- [9] Pedroni, Volnei. 2004. *Circuit Design with VHDL*. London : MIT Press.
- [10] Xilinx. 2005. *Xsa X3S1000 Board V.1.0 User Manual*.
- [11] Xilinx. 2008. *Xstend Board V.3.0 User Manual*.