

DAFTAR GAMBAR

Gambar 2.1 Power supply tak teregulasi dengan filter kapasitor	5
Gambar 2.2 power supply teregulasi dengan voltage regulator	6
Gambar 2.3 Gambar 2.3 simbol transformator	7
Gambar 2.4 (a) Rangkaian Halfwave rectifier	8
Gambar 2.4 (b) Sinyal keluaran Halfwave rectifier	8
Gambar 2.5 (a) Rangkaian Fullwave rectifier.....	8
Gambar 2.5 (b) Sinyal keluaran Fullwave rectifier	9
Gambar 2.6 Hasil keluaran sinyal filter kapasitor.....	11
Gambar 2.7 rangkaian regulator switch sederhana	12
Gambar 2.8 Blok diagram switching regulator	12
Gambar 2.9 Rangkaian dasar switching regulator.....	14
Gambar 2.10 Rangkaian konverter tipe <i>Buck</i>	15
Gambar 2.11 Rangkaian konverter tipe Boost.....	16
Gambar 2.12 Rangkaian konverter tipe buck-boost.....	17
Gambar 2.13 Regulator tipe shunt dengan diode zener.....	17
Gambar 2.14 Regulator tipe seri dengan transistor	18
Gambar 2.15 IC regulator 78xx dan 79xx	19
Gambar 2.16 konverter impedansi negatif	20
Gambar 2.17 beberapa jenis rangkaian konverter negatif	21
Gambar 2.18 konfigurasi op-amp LM741CN	21
Gambar 2.19 rangkaian dalam penguat op-amp seri LM741CN.....	22
Gambar 3.1 Garis besar perancangan <i>power supply</i>	23

Gambar 3.2 Transformator jenis center-tap.....	24
Gambar 3.3 Bridge rectifire	24
Gambar 3.4 Berbagai jenis elektrolit kapasitor	25
Gambar 3.5 LM741CN dan transistor 2N2222A sebagai regulator linear.....	25
Gambar 3.6 Desain rangkaian input <i>power supply</i>	26
Gambar 3.7 Desain rangkaian voltage regulator	27
Gambar 3.8 rangkaian regulator LM741CN	28
Gambar 3.9 Grafik daerah induktansi dalam pemilihan nilai induktor.....	29
Gambar 3.10 Tambahan filter output <i>power supply</i>	32
Gambar 3.11 Rangkaian impedansi negatif	33
Gambar 4.1 Nilai tegangan pada sisi primer dan sekunder transformator.....	35
Gambar 4.2 Bentuk gelombang output trafo sekunder sebelum dan setelah disearahkan.	35
Gambar 4.3 Bentuk gelombang output unregulated dengan filter kapasitor.....	36
Gambar 4.4 Nilai tegangan output <i>power supply</i>	37
Gambar 4.5 Bentuk tampilan osiloskop output sinyal DC <i>power supply</i>	38
Gambar 4.6 Grafik perbandingan V_{out} tanpa beban dan V_{out} dengan beban resistif.....	39
Gambar 4.7 Grafik perbandingan V_{out} tanpa beban dan V_{out} dengan beban resistif tanpa NIC	40
Gambar 4.8 Grafik perbandingan V_{out} dengan dan tanpa NIC	41