

	INSTITUT TEKNOLOGI TELKOM	No. Dokumen	ITT-AK-FEK-PTT-FM-004/001
	Jl. Telekomunikasi No.1 Ters. Buah Batu Bandung 40257	No. Revisi	00
	FORMULIR LEMBAR PENGESAHAN TUGAS AKHIR	Berlaku Efektif	02 Mei 2011

**LEMBAR PENGESAHAN
TUGAS AKHIR**

**PERANCANGAN DAN IMPLEMENTASI PROSESOR I/FFT
512 TITIK RADIX-8 PADA FPGA**

*DESIGN AND IMPLEMENTATION I/FFT PROCESSOR 512 POINTS
RADIX 8 BASED ON ON FPGA*

**Manoto J F Manalu
115070064**

**Telah disetujui dan disahkan sebagai Tugas Akhir
Program S1 Teknik Elektro Fakultas Elektro dan Komunikasi
Institut Teknologi Telkom**

Pembimbing I

Pembimbing II

Iswahyudi Hidayat, ST., MT.
NIP: 02770269-1

Denny Darlis, SSi., MT.
NIP: 10770726-3