

	UNIVERSITAS TELKOM	No. Dokumen	ITT-AK-FEK-PTT-FM-004/001
	Jl. Telekomunikasi No. 1 Ters. Buah Batu Bandung	No. Revisi	00
	FORMULIR LEMBAR PENGESAHAN TUGAS AKHIR	Berlaku efektif	02 Mei 2011

**LEMBAR PENGESAHAN  
TUGAS AKHIR**

**PERANCANGAN DAN IMPLEMENTASI SOFT PROCESSOR  
BERDASARKAN ARSITEKTUR OPEN RISC 1200 PADA FPGA**

*DESIGN AND IMPLEMENTATION OF SOFT PROCESSOR  
BASED ON OPEN RISC 1200 ARCHITECTURE ON FPGA*

**Dhita Bagus Ananda Nurman  
1104090005**

**Telah disetujui dan disahkan sebagai Tugas Akhir  
Program Studi S1 Sistem Komputer Telkom Engineering School  
Telkom University**

Bandung, 23 Juni 2014

Pembimbing I

Pembimbing II

**R Rumani M, Ir.,Drs,MSEE.**

NIK : 94470315-3

**Denny Darlis, S.Si.,MT.**

NIK: 13771153-1