

DAFTAR GAMBAR

Gambar 2. 1. Protokol SPIN	7
Gambar 2. 2. Masalah <i>Overlap dan Implosion</i>	11
Gambar 2. 3. Protokol <i>Realible</i> SPIN	13
Gambar 3. 1. Diagram Alir Perancangan Simulasi	17
Gambar 3. 2. Laptop ASUS A455L	17
Gambar 3. 3. Diagram Alir Simulasi SPIN	17
Gambar 3. 4. Persebaran <i>Node</i>	17