

DAFTAR GAMBAR

Gambar 2. 1 Diagram blok proses <i>watermarking</i>	7
Gambar 2. 2 Perbandingan nilai f_m terhadap l	9
Gambar 2. 3 <i>Log Coordinate Mapping a(l)</i>	10
Gambar 2. 4 <i>Spread Spectrum</i> pada <i>Transmitter</i>	11
Gambar 2. 5 <i>Spread Spectrum</i> pada <i>Receiver</i>	11
Gambar 3. 1 Skema pengujian sistem	15
Gambar 3. 2 Diagram alir proses <i>embedding</i>	16
Gambar 3. 3 Proses mengubah citra menjadi matriks satu dimensi.....	17
Gambar 3. 4 Mengubah bit informasi ke dalam NRZ.....	17
Gambar 3. 5 Diagram alir proses ekstraksi	19
Gambar 4. 1 Pengaruh AWGN terhadap BER.....	27
Gambar 4. 2 Pengaruh AWGN terhadap SSIM	28
Gambar 4. 3 Pengaruh TSM terhadap BER	29
Gambar 4. 4 Pengaruh TSM terhadap SSIM	29
Gambar 4. 5 Rata-rata nilai MOS	31