

DAFTAR GAMBAR

Gambar 2. 1 Intel Galileo Gen 2 ^[1]	6
Gambar 2.2 Skematik Inte Galileo Gen 2 ^[1]	7
Gambar 2.3 Kapasitor Elektrolit ^[4]	9
Gambar 2.4 Relay ^[6]	11
Gambar 2.5 Bentuk dan simbol Light Emitting Diode ^[7]	12
Gambar 2.6 <i>Switch</i> ^[7]	13
Gambar 2.7 Gambaran <i>system on grid</i> ^[11]	15
Gambar 2.8 Resistor ^[10]	15
Gambar 3.1 Blok Diagram Sistem	16
Gambar 3.2 Gambar Teknologi Keseluruhan	16
Gambar 3.3 Diagram Alir Pengerjaan	17
Gambar 3.4 perancangan <i>system on chip</i> pada perempatan	19
Gambar 3.5 perancangan <i>system on chip</i> pada pertigaan	21
Gambar 3.6 Diagram Alir <i>System On Chip</i>	22
Gambar 3.7 Perancangan <i>system on grid</i> pada proteus	25
Gambar 3.8 Diagram Alir <i>System On Grid</i>	26