

DAFTAR GAMBAR

Gambar 2.1 Arsitektur komputer pada umumnya	5
Gambar 2.2 Arsitektur sistem komputer dengan virtualisasi	6
Gambar 2.3 <i>Load balancer</i>	9
Gambar 3.1 Perancangan infrastruktur <i>server</i> IKIP PGRI Bali	14
Gambar 3.2 Diagram Alir Perancangan Sistem	16
Gambar 4.1 Tampilan pada <i>balancer</i>	24
Gambar 4.2 Tampilan pada <i>failover master</i>	25
Gambar 4.3 Tampilan pada <i>failover backup</i>	25
Gambar 4.4 Tampilan pada <i>failover master</i>	25
Gambar 4.5 Tampilan pada <i>failover backup</i>	26
Gambar 4.6 Tampilan pada <i>failover backup web</i>	26
Gambar 4.7 Tampilan pada <i>failover backup database</i>	26