

DAFTAR GAMBAR

Gambar 2.1 Kopling Induktif.....	9
Gambar 2.2 Kopling Galvanik.....	10
Gambar 2.3 Kopling Kapasitif.....	11
Gambar 2.4 Kopling Konduktif.....	11
Gambar 2.5. Noise pada Gelombang Sinus.....	14
Gambar 2.6 Noise pada sinyal digital.....	15
Gambar 2.7 Model Kanal AWGN.....	16
Gambar 2.8 Blok diagram (a) Modulator BFSK (b) Demodulator BFSK.....	18
Gambar 2.9 Blok sederhana FSK modulator.....	19
Gambar 3.1 Topologi Jaringan Telekomunikasi dilapangan.....	24
Gambar 3.2 Desain Simulasi.....	25
Gambar 3.3 Diagram Alir Evaluasi dan pengujian.....	26
Gambar 4.1 Hasil simulasi terdapat bit error.....	34
Gambar 4.2 Hasil simulasi tanpa adanya bit error.....	35