

## DAFTAR REFERENSI

- [1] **Wibowo, Ferry Wahyu**, 2014, *FPGA & VHDL : Teori, Antarmuka, dan Aplikasi*, Yogyakarta: Deepublish.
- [2] **Kilts, Steve**, 2007, *Advanced FPGA Design: Architecture, Implementation, and Optimization 1st Edition*, Canada: John Wiley & Sons, Inc.
- [3] **Bonsor, Kevin**(2007, Nov.5) *How RFID Works* [online]. Available : <http://electronics.howstuffworks.com/gadgets/high-tech-gadgets/rfid.htm>
- [4] **Purnama, Agus**(2012, Aug.6) *Pengertian Dan Komponen Radio Frequency Identification (RFID)* [online]. Available : <http://elektronika-dasar.web.id/artikel-elektronika/pengertian-dan-komponen-radio-frequency-identification-rfid.htm> diakses pada tanggal 16 November 2015
- [5] **Rama, Rista Dhany**(2015, Aug.20) *RI Dibayangi Krisis Listrik, Masyarakat Masih Boros Energi* [online]. Available : <http://finance.detik.com/read/2015/08/20/142953/2996701/1034/ri-dibayangi-krisis-listrik-masyarakat-masih-boros-energi>
- [6] **Kurniawan, Ikrar Bahari**, 2015 *PERANCANGAN DAN IMPLEMENTASI ALAT PENYORTIRAN KOTAK BERBASIS RFID PADA KONVEYOR DENGAN METODE SEARCHING*. Bandung: Telkom University.
- [7] <http://www.terasic.com.tw/cgi-bin/page/archive.pl?Language=English&CategoryNo=53&No=83&PartNo=2#section> diakses pada tanggal 16 November 2015
- [8] <http://www.impinj.com/resources/about-rfid/how-do-rfid-systems-work/> diakses pada tanggal 16 November 2015
- [9] **Eko, Ahmad Ardianto**, 2014 *PERANCANGAN DAN IMPLEMENTASI TURBO DECODER PADA TEKNOLOGI LONG TERM EVOLUTION (LTE) BERBASIS FIELD PROGRAMMABLE GATE ARRAY (FPGA)*. Bandung: Telkom University
- [10] <https://learn.sparkfun.com/tutorials/serial-peripheral-interface-spi/> diakses pada tanggal 17 Mei 2016
- [11] <http://www.merriam-webster.com/dictionary/lcd> diakses pada tanggal 18 Mei 2016
- [12] <http://www.ivorcatt.com/47c.htm> diakses pada tanggal 18 Mei 2016
- [13] <http://searchstorage.techtarget.com/definition/RAM-random-access-memory> diakses pada tanggal 18 Mei 2016

- [14] **Rafisyah, Teuku Thomi**, 2014 *PENDETEKSI GERAKAN UNTUK PEMBIDIK TANK OTOMATIS BERBASIS FPGA*. Bandung: Telkom University
- [15] [http://profesores.fi-b.unam.mx/m3615m/DE1\\_UserManual\\_v1017.pdf](http://profesores.fi-b.unam.mx/m3615m/DE1_UserManual_v1017.pdf) diakses pada tanggal 19 Mei 2016
- [16] <https://www.arduino.cc/en/Main/ArduinoBoardNano> diakses pada tanggal 21 Juni 2016
- [17] <http://www.freetronics.com.au/products/logic-level-converter-module> diakses pada tanggal 21 Juni 2016