

DAFTAR GAMBAR

Gambar 2.1	Diagram Blok ATMEGA	15
Gambar 2.2	Konfigurasi Pin ATMEGA 8535.....	16
Gambar 2.3	Penghubung Oscillator	18
Gambar 2.4	Clock Eksternal	18
Gambar 2.5	Diagram Blok Timer/Counter 0.....	21
Gambar 2.6	Diagram Blok Timer/Counter 1.....	22
Gambar 2.7	Diagram Blok Analog To Digital Converter	23
Gambar 2.8	LCD 2X16	24
Gambar 2.9	Rangkaian Keypad.....	25
Gambar 2.10	Motor DC.....	26
Gambar 2.11	IC L293D dan L298D.....	27
Gambar 3.1	Alur Perancangan	29
Gambar 3.2	Diagram Blok Sistem	30
Gambar 3.3	Modul Rangkaian Keseluruhan	31
Gambar 3.4	Antarmuka Keypad.....	32
Gambar 3.5	Antarmuka LCD	33
Gambar 3.6	Pengendali / Driver Motor DC	34
Gambar 3.7	Rangkaian Sensor Batas	35
Gambar 3.8	Catu Daya	36
Gambar 3.9	Mekanik Dari Sisi Atas	38
Gambar 3.10	Mekanik dan Posisi Samping	38
Gambar 3.11	Flowchart Keseluruhan.....	40
Gambar 4.1	Pengeditan Program.....	43
Gambar 4.2	Proses Compiling.....	44
Gambar 4.3	Setelah dikompilasi	44
Gambar 4.4	Tampilan Program Downloader PonyProg	45