	UNIVERSITAS TELKOM	No. Dokumen	ITT-AK-FEK- PTT-FM-004/001
	Jl. Telekomunikasi No. 1 Ters. Buah Batu Bandung 40257	No. Revisi	00
	FORMULIR LEMBAR PENGESAHAN TUGAS AKHIR	Berlaku efektif	02 Mei 2011

**LEMBAR PENGESAHAN
TUGAS AKHIR**

**PERANCANGAN DAN REALISASI MODULATOR DIGITAL BPSK, QPSK
DAN 16-QAM PADA FPGA**

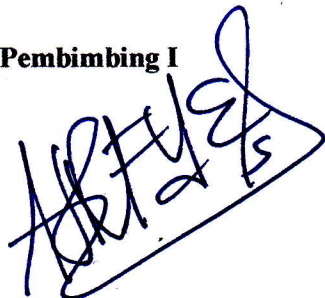
*DESIGN AND REALIZATION OF DIGITAL MODULATOR BPSK, QPSK AND
16-QAM ON FPGA*

**Telah disetujui dan disahkan sebagai Tugas Akhir II
Program S1 Teknik Telekomunikasi
Fakultas Teknik Elektro
Universitas Telkom**

**Disusun oleh :
Alvian Bhakti Muhammad
1101110012**

**Bandung, Februari 2016
Menyetujui,**

Pembimbing I



**Dr. Arfianto Fahmi, S.T., M.T
NIP: 99750182-1**

Pembimbing II



**Denny Darlis, S.Si., M.T.
NIP: 13771153-1**