	UNIVERSITAS TELKOM	No. Dokumen	ITT-AK-FEK- PTT-FM-004/001
	Jl. Telekomunikasi No.1 Ters. Buah Batu Bandung 40257	No. Revisi	00
	FORMULIR LEMBAR PENGESAHAN	Berlaku Efektif	02 Mei 2011

**LEMBAR PENGESAHAN
TUGAS AKHIR**

**PERANCANGAN DAN IMPLEMENTASI PROSESOR SCRYPT UNTUK
CRYPTOCURRENCY DENGAN ARSITEKTUR PIPELINE BERBASIS
FPGA**

*DESIGN AND IMPLEMENTATION SCRYPT PROCESSOR FOR
CRYPTOCURRENCY WITH PIPELINE ARCHITECTURE BASED ON FPGA*

Telah disetujui dan disahkakan sebagai Tugas Akhir II

Program S1 Teknik Elektro

Fakultas Teknik Elektro

Universitas Telkom

Disusun oleh :

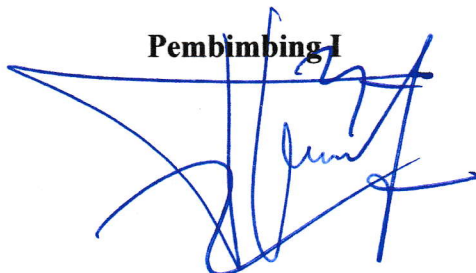
MUHAMMAD ABDILLAH

1105110016

Bandung, 9 Juni 2015

Menyetujui,

Pembimbing I



Iswahyudi Hidayat, S.T., M.T.

(NIK: 02770269-1)

Pembimbing II



Rizki Ardianto, S.T., M.T.

(NIK: 14801333-1)