

DAFTAR ISI

HALAMAN JUDUL
LEMBAR PENGESAHAN
HALAMAN PENGESAHAN ORISINILITAS.....
ABSTRAK	i
ABSTRACT	ii
KATA PENGANTAR.....	iii
UCAPAN TERIMA KASIH	iv
DAFTAR ISI.....	v
DAFTAR GAMBAR.....	viii
DAFTAR TABEL	x
DAFTAR SINGKATAN.....	xi
DAFTAR SIMBOL	xii
DAFTAR ISTILAH	xiii
BAB I PENDAHULUAN.....	1
1.1 Latar Belakang.....	1
1.2 Tujuan dan Manfaat.....	1
1.3 Rumusan Masalah	1
1.4 Batasan Masalah.....	2
1.5 Metodologi Penelitian	2
1.6 Sistematika Penulisan.....	2
BAB II DASAR TEORI.....	4
2.1 LabVIEW	4
2.1.1 Toolbar	4
2.1.2 Front Panel.....	5
2.1.3 Block Diagram.....	5
2.1.4 Icon/Connector	6
2.1.5 Hirarki.....	6
2.1.6 Palette	7
2.2 Modulasi dan Demodulasi.....	8
2.2.1 Modulasi Digital.....	8

2.3 Binary Phase Shift Keying (BPSK).....	10
2.3.1 Sinyal Konstelasi BPSK.....	11
2.3.2 Bandwidth BPSK.....	12
2.3.3 Modulator BPSK.....	12
2.3.4 Demodulator BPSK.....	13
2.4 Quaternary Phase Shift Keying (QPSK).....	13
2.4.1 Spektrum Frekuensi QPSK.....	14
2.4.2 Modulator QPSK.....	15
2.4.3 Demodulator QPSK.....	16
2.5 Noise AWGN (Additive White Gaussian Noise)	17
2.5.1 Definisi Kanal AWGN	17
2.6 Parameter E_b/N_0	18
BAB III PERANCANGAN SISTEM.....	19
3.1 Perancangan Sistem Secara Umum.....	19
3.1.1 Pemrosesan Sinyal.....	19
3.2 Perancangan Simulator	21
3.2.1 Diagram Blok Perancangan Simulator BPSK dengan Kanal AWGN.....	21
3.2.2 Diagram Blok Perancangan Simulator QPSK dengan Kanal AWGN	22
3.3 Diagram Blok Perancangan AWGN.....	23
3.4 Pembuatan User Interface	24
3.5 Pembuatan Stand Alone.....	26
BAB IV KELUARAN DAN ANALISA	27
4.1 Pengujian Sistem.....	27
4.2 Pengujian Modulasi dan Demodulasi BPSK Dengan Noise AWGN	27
4.2.1 Pengujian Masukan Noise Rendah	27
4.2.2 Pengujian Masukan Noise Sedang.....	29
4.2.3 Pengujian Masukan Noise Tinggi.....	31
4.3 Pengujian Modulasi dan Demodulasi QPSK Dengan Noise AWGN.....	32
4.3.1 Pengujian Masukan Noise Rendah	32
4.3.2 Pengujian Masukan Noise Sedang.....	34
4.3.3 Pengujian Masukan Noise Tinggi.....	36
4.4 Perbandingan Binary Input Data Dengan Binary Output Data.....	38
4.5 Pengujian Stand Alone Simulator BPSK dan QPSK Pada Operating System 32-Bit	

dan 64-Bit.....	40
4.5.1 Pengujian Stand Alone Simulator BPSK dan QPSK Pada Operating System 32-Bit.....	40
4.5.2 Pengujian Stand Alone Simulator BPSK dan QPSK Pada Operating System 64-Bit.....	41
BAB V KESIMPULAN DAN SARAN.....	44
5.1 Kesimpulan	44
5.2 Saran	44
DAFTAR PUSTAKA	
LAMPIRAN A Block Diagram Modulasi dan Demodulasi BPSK dan QPSK	
LAMPIRAN B Tampilan Simulator Modulasi dan Demodulasi BPSK dan QPSK	
LAMPIRAN C Modul dan Jurnal	