

DAFTAR GAMBAR

Gambar 2.1	Toolbar Dan Fungsinya.....	5
Gambar 2.2	Tampilan Pada Front Panel	5
Gambar 2.3	Tampilan Pada Block Diagram	6
Gambar 2.4	Tampilan Icon/Connector	6
Gambar 2.5	Tampilan Hirarki Dari Program Fungsi Bessel.....	7
Gambar 2.6	Tampilan Palette Pada Front Panel	7
Gambar 2.7	Tampilan Palette Pada Block Diagram	8
Gambar 2.8	Sinyal Modulasi Digital Amplitude Shift Keying (ASK)	9
Gambar 2.9	Sinyal Modulasi Digital Frequency Shift Keying (FSK)	10
Gambar 2.10	Sinyal Modulasi Digital Phase Shift Keying (PSK).....	10
Gambar 2.11	Sinyal Konstelasi BPSK.....	11
Gambar 2.12	Bandwidth BPSK	12
Gambar 2.13	Modulator BPSK	12
Gambar 2.14	Fase Output Sebagai Fungsi Dari Bit Masukan Pada Sistem BPSK	13
Gambar 2.15	Demodulator BPSK.....	13
Gambar 2.16	Diagram Konstelasi QPSK ^[5]	14
Gambar 2.17	Sinyal Modulasi QPSK ^[6]	14
Gambar 2.18	Power Spectral Density QPSK ^[10]	15
Gambar 2.19	Diagram Modulator QPSK ^[6]	15
Gambar 2.20	Diagram Demodulator QPSK	17
Gambar 2.21	Diagram Blok Noise AWGN	17
Gambar 3.1	Perencanaan Pembuatan Sistem.....	19
Gambar 3.2	Diagram Alir Pemrosesan Sinyal	20
Gambar 3.3	Diagram Blok Perancangan Simulator BPSK Dengan Kanal AWGN	21
Gambar 3.4	Diagram Blok Perancangan Simulator QPSK Dengan Kanal AWGN	22
Gambar 3.5	Transmisi Sinyal Melalui Kanal AWGN: (a) BPSK, (b) QPSK	23
Gambar 3.6	Interface Modulasi Dan Demodulasi BPSK	24
Gambar 3.7	Interface Modulasi Dan Demodulasi QPSK	25
Gambar 3.8	Interface Dasar Teori	26
Gambar 3.9	Lambang Software Simulator	26
Gambar 4.1	Binary Input	28
Gambar 4.2	Sinyal Domain Waktu BPSK.....	28
Gambar 4.3	Sinyal Domain Frekuensi BPSK.....	28
Gambar 4.4	Diagram Konstelasi BPSK.....	28
Gambar 4.5	Binary Output.....	29
Gambar 4.6	Binary Input	29
Gambar 4.7	Sinyal Domain Waktu BPSK.....	30
Gambar 4.8	Sinyal Domain Frekuensi BPSK.....	30

Gambar 4.9 Diagram Konstelasi BPSK.....	30
Gambar 4.10 Binary Output.....	30
Gambar 4.11 Binary Input	31
Gambar 4.12 Sinyal Domain Waktu BPSK.....	31
Gambar 4.13 Sinyal Domain Frekuensi BPSK.....	31
Gambar 4.14 Diagram Konstelasi BPSK.....	32
Gambar 4.15 Binary Output.....	32
Gambar 4.16 Binary Input	33
Gambar 4.17 Sinyal Domain Waktu QPSK.....	33
Gambar 4.18 Diagram Konstelasi QPSK.....	33
Gambar 4.19 Power Spectral Density QPSK.....	34
Gambar 4.20 Binary Output.....	34
Gambar 4.21 Binary Input	35
Gambar 4.22 Sinyal Domain Waktu QPSK.....	35
Gambar 4.23 Diagram Konstelasi QPSK.....	35
Gambar 4.24 Power Spectral Density QPSK.....	35
Gambar 4.25 Binary Output.....	36
Gambar 4.26 Binary Input	36
Gambar 4.27 Sinyal Domain Waktu QPSK.....	37
Gambar 4.28 Diagram Konstelasi QPSK.....	37
Gambar 4.29 Power Spectral Density QPSK.....	37
Gambar 4.30 Binary Output.....	37
Gambar 4.31 Laptop Dengan Operating System 32-Bit.....	40
Gambar 4.32 Hasil Saat Diinstall Dioperating System 32-Bit	40
Gambar 4.33 Laptop Dengan Operating System 32-Bit.....	41
Gambar 4.34 Hasil Saat Diinstall Dioperating System 32-Bit	41
Gambar 4.35 Laptop Dengan Operating System 64-Bit.....	42
Gambar 4.36 Hasil Saat Diinstall Dioperating System 64-Bit	42
Gambar 4.37 Laptop Dengan Operating System 64-Bit.....	43
Gambar 4.38 Hasil Saat Diinstall Dioperating System 64-Bit	43