	<b>UNIVERSITAS TELKOM</b>	No. Dokumen	
	<b>Jl. Telekomunikasi No. 1 Ters. Buah Batu Bandung 40257</b>	No. Revisi	
	<b>FORMULIR LEMBAR PENGESAHAN TUGAS AKHIR</b>	Berlaku efektif	

## LEMBAR PENGESAHAN TUGAS AKHIR

PERANCANGAN DAN REALISASI FIR FILTER UNTUK INTER  
SATELLITE LINKS (ISL) PADA FREKUENSI 50-90 MHZ DENGAN  
MENGUNAKAN FPGA

*“DESIGN and REALIZATION of FIR FILTER FOR INTER SATELLITE  
LINKS (ISL) AT FREQUENCE 50-90 MHZ USING FPGA”*

Telah disetujui dan disahkan sebagai Tugas Akhir  
Program S1 Teknik Telekomunikasi  
Fakultas Teknik Elektro  
Universitas Telkom

Disusun oleh :

**Lutfi Jamil Setiawan**  
1101110110

Bandung, 27 Februari 2015

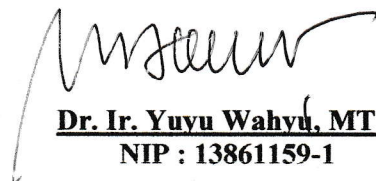
Menyetujui,

**Pembimbing I**



**Dr. Ir. Heroe Wijanto**  
NIP : 07510368-3

**Pembimbing II**



**Dr. Ir. Yuyu Wahyu, MT**  
NIP : 13861159-1