

LEMBAR PENGESAHAN

PROYEK AKHIR

**PERANCANGAN DAN IMPLEMENTASI SISTEM PEMBLOKIR FREKUENSI
UNTUK PENERIMA TELEVISI ANALOG**

*DESIGN AND IMPLEMENTATION FREQUENCY BLOCKER SYSTEM FOR ANALOG
TELEVISION RECEIVER*

Disusun sebagai salah satu syarat untuk menyelesaikan program Diploma-3
Fakultas Elektro dan Komunikasi Institut Teknologi Telkom

Oleh :

BAMBANG ARDIANSYAH

611100050

Telah disetujui dan disahkan sebagai salah satu syarat untuk memperoleh gelar Ahli Madya
pada program Diploma-3 Teknik Telekomunikasi Fakultas Elektro dan Komunikasi
Institut Teknologi Telkom

Bandung, Juli 2013

Disahkan Oleh :

Pembimbing I

Pembimbing II

Mas Sarwoko, Ir., MSc.

NIP : 09440560-3

Denny Darlis, S.Si., M.T

NIP : 10770726-3