

## DAFTAR GAMBAR

<b>Gambar 2. 1</b>	Model OSI Layer.....	6
<b>Gambar 2. 2</b>	802 LLC, MAC dan PHY.....	6
<b>Gambar 2. 3</b>	Topologi Jaringan IBSS.....	7
<b>Gambar 2. 4</b>	Topologi Jaringan BSS.....	8
<b>Gambar 2. 5</b>	Topologi Jaringan ESS.....	8
<b>Gambar 2. 6</b>	Struktur frame AID berdasarkan hierarchical association.....	11
<b>Gambar 2. 7</b>	Struktur mekanisme restricted area window (RAW).....	12
<b>Gambar 2. 8</b>	Algoritma DropTail.....	14
<b>Gambar 3. 1</b>	Model Jaringan.....	18
<b>Gambar 3. 2</b>	Diagram Alir Pengerjaan Tugas Akhir.....	20
<b>Gambar 4. 1</b>	Grafik throughput terhadap perubahan jumlah node.....	26
<b>Gambar 4. 2</b>	Grafik Delay terhadap perubahan Jumlah Node.....	27
<b>Gambar 4. 3</b>	Grafik throughput terhadap perubahan jumlah RAW Group.....	28
<b>Gambar 4. 4</b>	Grafik delay terhadap perubahan jumlah RAW Group.....	29
<b>Gambar 4. 5</b>	Grafik PDR terhadap perubahan jumlah RAW Group.....	31
<b>Gambar 4. 6</b>	Grafik throughput terhadap perubahan jumlah RAW Slot.....	32
<b>Gambar 4. 7</b>	Grafik delay terhadap perubahan jumlah RAW Slot.....	33
<b>Gambar 4. 8</b>	Grafik PDR terhadap perubahan jumlah RAW Slot.....	34
<b>Gambar 4. 9</b>	Average energy consumption skenario penambahan jumlah STA..	35
<b>Gambar 4. 10</b>	Average energy consumption skenario penambahan RAW Grup.	36
<b>Gambar 4. 11</b>	Average energy consumption skenario penambahan RAW Slot...	36