

	UNIVERSITAS TELKOM	No. Dokumen	ITT-AK-FEK-PTT-FM-004/001
	Jl. Telekomunikasi No. 1 Ters. Buah Batu Bandung 40257	No. Revisi	00
	FORMULIR LEMBAR PENGESAHAN TUGAS AKHIR	Berlaku efektif	02 Mei 2011

**LEMBAR PENGESAHAN
TUGAS AKHIR**

**PERANCANGAN *LAYOUT* VLSI UNTUK ARSITEKTUR SET
INSTRUKSI PADA PROSESOR MULTIMEDIA**

*VLSI LAYOUT DESIGN FOR INSTRUCTION SET ARCHITECTURE (ISA) ON
MULTIMEDIA PROCESSOR*

**Telah disetujui dan disahkan sebagai Tugas Akhir II
Program S1 Sistem Komputer
Fakultas Teknik Elektro
Universitas Telkom**

Disusun oleh:

**Muhammad Nur Ramadhan ALam
1104130031**

Bandung, 20 Juli 2017

Menyetujui,

Pembimbing I

Pembimbing II



Agung Nugroho Jati, ST., MT.

NIP: 10880005



Fairuz Azmi, ST., MT.

NIP: 15890008